**SIMULAZIONE ESAME DI STATO DI ISTRUZIONE SECONDARIA SUPERIORE**

**Indirizzo:** ITEC - ELETTRONICA ED ELETTROTECNICA

ARTICOLAZIONE ELETTRONICA

**Tema di:** ELETTROTECNICA ED ELETTRONICA

***PRIMA PARTE***

Si consideri il generatore d’onda quadra di figura 1.

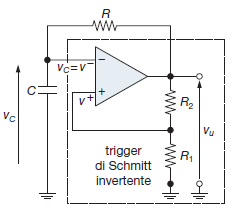


Figura 1 – Generatore di forma d’onda quadra

Il candidato, formulate le ipotesi aggiuntive che ritiene opportune:

1. fornisca una descrizione generale del circuito;
2. dimensioni il generatore affinché il segnale di uscita sia un’onda quadra avente ampiezza pari *10 V*, frequenza *f = 50 kHz* e duty cycle *DC = 50%*;
3. dimensioni il generatore in modo che fornisca in uscita la stessa onda quadra del punto *2* con duty cycle *DC = 70%*;
4. dimensioni il generatore in modo che fornisca in uscita la stessa onda quadra del punto *2* con frequenza variabile tra *fmin = 1 kHz* e *fmax = 50 kHz*;
5. Utilizzando un timer 555, dimensioni un generatore ad onda quadra che fornisca in uscita un’onda avente frequenza *f =20 kHz* e duty cycle *DC=70%.*

***SECONDA PARTE***

Il candidato, definite le ipotesi aggiuntive ritenute necessarie, risponda a uno dei quesiti di seguito indicati.

**QUESITO 1**

Disegni e illustri il funzionamento del circuito di un generatore d’onda triangolare.

**QUESITO 2**

Dimensioni il generatore del quesito *1* affinchè in uscita fornisca un segnale triangolare simmetrico avente ampiezza *8 V* e frequenza *10 kHz*.

**QUESITO 3**

Dimensioni e illustri il funzionamento di un generatore affinchè fornisca in uscita un segnale triangolare asimmetrico, avente ampiezza *8 V*, frequenza 1 *kHz* e semiperiodo *T1*(rampa crescente) pari al *65%* dell’intero periodo *T* del segnale.

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Durata massima della prova: 6 ore.

È consentito l’uso di manuali tecnici e di calcolatrici non programmabili.

È consentito l’uso del dizionario bilingue (italiano-lingua del paese di provenienza) per i candidati di madrelingua non italiana. Non è consentito lasciare l’Istituto prima che siano trascorse 3 ore dalla dettatura del tema.

Soluzione

**PRIMA PARTE**

1. il circuito di figura 1 è formato da un trigger di Schmitt invertente connesso ad anello chiuso con un integratore non invertente (rete *RC*).

Il trigger di Schmitt invertente è un comparatore avente transcaratteristica a due soglie (figura 2), indicate con *V*T1 (soglia inferiore) e *V*T2 (soglia superiore), simmetriche rispetto all’origine degli assi, il cui valore è:

in cui *±Vs* sono le tensioni di uscita che il trigger può assumere, dette **tensioni di saturazione**, le quali si discostano da quelle di alimentazione ±*VCC*dell’AO di *2 V* (*Vs* = *VCC* - 2; -*Vs* = -*VCC* + 2)

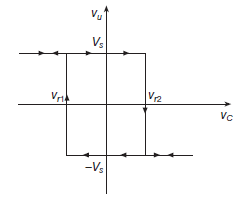


Figura 2 - Transcaratteristica ingresso-uscita del trigger di Schmitt invertente

Si può osservare che la tensione di uscita del trigger:

* rimane costante al valore minimo (*-Vs*) finché il segnale di ingresso *VC* (applicato all’ingresso invertente) è superiore alla soglia inferiore (VT1), commutando al valore massimo (*Vs*) quando scende sotto di tale soglia;
* rimane costante al valore massimo (*Vs*) finché *VC* è inferiore alla soglia superiore (*VT2*), commutando al valore minimo (*-Vs*) quando supera tale soglia.

Nell’ipotesi iniziale che l’uscita del trigger sia a livello alto *Vs*, il condensatore, supposto scarico, inizia a caricarsi attraverso la resistenza *R*, tendendo a *Vs*. Quando la tensione di carica *VC* raggiunge la soglia *VT2*, l’uscita del trigger commuta al valore *-Vs*, interrompendo la carica del condensatore, che pertanto inizia a scaricarsi: quando è completamente scarico (*VC =0*) inizia di nuovo a caricarsi, ma in senso opposto al ciclo precedente, tendendo a *-Vs*(figura 3).

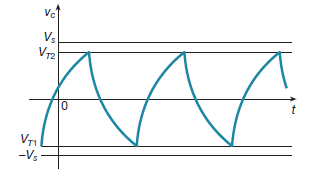


Figura 3 – Carica e scarica del condensatore C attraverso la resistenza R.

Quando *Vc*raggiunge la soglia *VT1*, l’uscita del trigger commuta al valore *Vs* interrompendo la carica del condensatore, che inizia di nuovo a scaricarsi senza raggiungere la tensione *–Vs*: il processo si ripete ciclicamente instaurando il regime di oscillazioni mostrato nella figura 4.

Ne consegue che la tensione *VC*sul condensatore oscilla fra i valori *VT1* e *VT2*, e quella di uscita *Vu*tra *Vs* e -*Vs*, realizzando così un generatore di onda quadra.

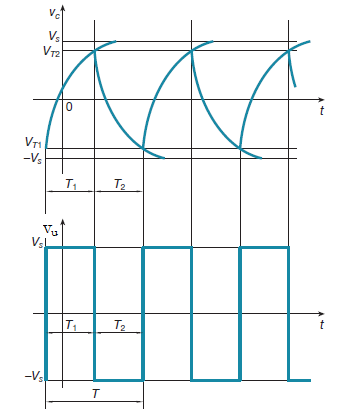


Figura 4 – Forme d’onda del generatore d'onda quadra

Si può osservare che a regime il punto di funzionamento del trigger rimane confinato nella maglia di isteresi, percorrendola con le seguenti modalità:

* lentamente, nei tratti orizzontali, a causa della reazione negativa del blocco *RC*;
* velocemente, nei tratti verticali, a causa della reazione positiva interna al trigger.

1. Con riferimento alla figura 1, per ottenere un’ampiezza dell’onda quadra *Vs* pari a *10 V* occorre utilizzare un amplificatore operazione avente un'alimentazione *VCC = 12 V*; in tal caso infatti si ha: *Vs = VCC – 2 = 12 – 2 = 10 V*.

Essendo il duty cycle pari al 50%, la frequenza di oscillazione risulta:

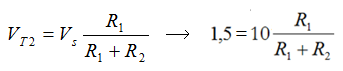


con ** *= RC*.

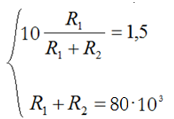
Ipotizzando un’isteresi del trigger *V = 3 V* ed essendo la sua transcaratteristica simmetrica rispetto all’asse vu (figura 2), si ha:

V V

Inoltre, considerando che l’ampiezza dell’onda quadra generata in uscita coincide con la tensione di saturazione Vs dell’operazionale (Vs = 10 V)si ottiene:



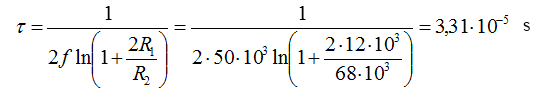
Imponendo, ad esempio, R1+R2 = 80 k si ottiene il sistema:



dal quale si possono ricavare le resistenza R1 e R2:

*R1= 12 k; R2= 68 k*

Ricavando dall’espressione della frequenza la costante di tempo :



Ipotizzando inoltre *C = 10 nF* la resistenza R risulta:



1. Per ottenere la stessa onda quadra del punto 2 con un duty cycle del *70%*, occorre modificare il circuito di figura 1 come mostrato nella figura 5.

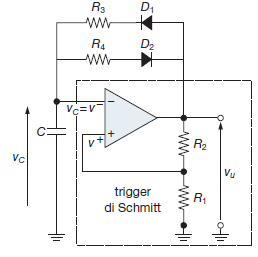


Figura 5 – Circuito per ottenere un DC diverso dal 50%

Si può osservare che il diodo *D1* è in conduzione durante la semionda positiva dell'onda quadra d’uscita e *D2* durante la semionda negativa: *R3*determina pertanto il semiperiodo della semionda positiva ed *R4* quello della semionda negativa che risultano:

Il duty cycle vale quindi:



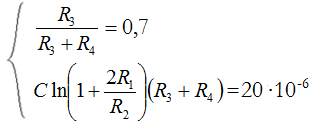
La frequenza dell’onda quadra è *f = 50 kHz*, e quindi il suo periodo *T* vale:

s

Essendo:



e considerando *T = 20* *s* e *DC = 0,7*, si ottiene il sistema:



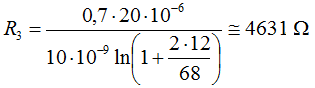
dal quale si può ricavare:

Essendo inoltre:

*R1 = 12 k; R2 = 68 k; C = 10 nF*

si ha:





1. La variazione della frequenza dell’onda si ottiene variando la resistenza R della costante di tempo *RC*introducendo in serie a questa una resistenza variabile *Rp*, come indicato nella figura 6.

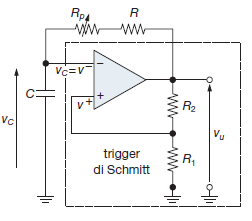
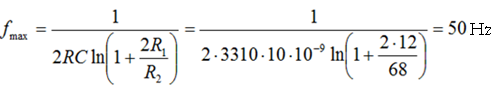


Figura 6 – Generatore d’onda quadra con frequenza di oscillazione variabile

Essendo la resistenza totale di retroazione data dalla somma di quella fissa *R* e quella variabile *RP*, la prima (*R = 3310* **) limita il valore massimo della frequenza, che si ha per *RP = 0*:



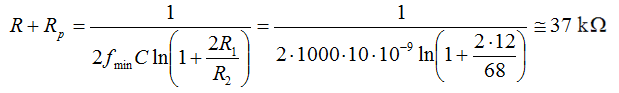
Infatti, con i valori determinati al punto *1* si ha:



Il valore minimo di frequenza è invece limitato dal massimo valore che può assumere la resistenza variabile (*Rp*) in serie ad *R*; cioè:



Imponendo *fmin = 1 kHz*, dalla precedente equazione si ottiene:



Essendo *R = 3310* **, *Rp* risulta:



*Rp* deve pertanto assumere un valore compreso tra *0* e *33,69 k*

1. La realizzazione circuitale di un generatore d’onda quadra con il timer *555*  è mostrata nella figura 7a.

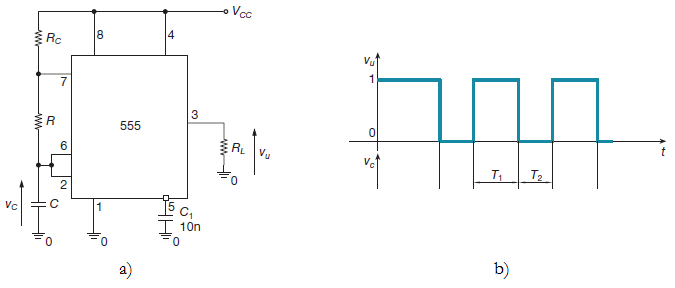


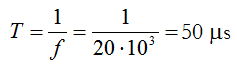
Figura 7 – Generatore d’onda quadra realizzato con il timer 555

La durata del livello alto *T1* e quella del livello basso *T2* dell’onda quadra risultano, rispettivamente:





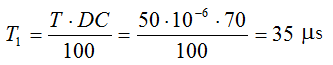
Il periodo *T* dell’onda vale:



Essendo per definizione :



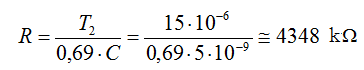
si ha:



Il tempo di *T2*risulta pertanto:



Ipotizzando *C = 5 nF*, dall’espressione di *T2* si ottiene:



Dall’ espressione di *T1* si ottiene infine:



**SECONDA PARTE**

**QUESITO 1**

Un generatore d’onda triangolare può essere realizzato collegando un circuito integratore in cascata a un generatore di onda quadra, come indicato nella figura 8.

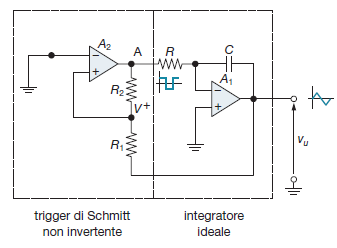


Figura 8 – Generatore di onda triangolare

Si può osservare che il circuito comprende un trigger di Schmitt non invertente, connesso ad anello chiuso ad un integratore invertente ideale, con l'ingresso del trigger prelevato dall'uscita dell'integratore e l'ingresso dell'integratore che coincide con l'uscita del trigger.

Il trigger di Schmitt non invertente è un comparatore il quale, analogamente a quello invertente, presenta una transcaratteristica a due soglie, indicate con VT1 (soglia inferiore) e VT2 (soglia superiore) simmetriche rispetto all’origine, la cui uscita può assumere soltanto i valori ±Vs (figura 9).

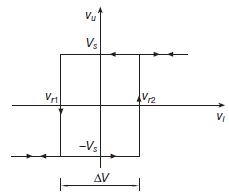


Figura 9 – Transcaratteristica del trigger di Schmitt non invertente

Tuttavia, a differenzia del trigger invertente, come si evince dalla figura 9, la tensione di uscita:

* rimane costante al valore minimo (*-Vs*) finché il segnale di ingresso è inferiore alla soglia superiore (*VT2*), e commuta al valore massimo (*Vs*) quando supera tale soglia;
* rimane costante al valore massimo (*Vs*) finché il segnale di ingresso è superiore alla soglia inferiore (*VT1*), e commuta al valore minimo (-*Vs*) quando scende al disotto di tale soglia.

Poiché l’integratore è invertente, con costante di proporzionalità *1/RC*, supponendo che la tensione d’uscita iniziale del trigger sia *Vs*(livello alto), all'uscita dell'integratore si ha una rampa decrescente (risultato dell'integrazione invertente di una tensione d’ingresso con valore costante positivo), cioè:



Quando tale rampa, che costituisce l’ingresso del trigger, raggiunge il valore della tensione di soglia inferiore *VT1*, l’uscita *vu*commuta al valore -*Vs*; ne consegue che all'uscita dell'integratore, e quindi all’ingresso del trigger, si ha una rampa crescente (risultato dell'integrazione invertente di una tensione con valore costante negativo), cioè:



In tal caso, quando la rampa crescente raggiunge la soglia superiore VT2, l’uscita *vu*commuta di nuovo al valore *Vs*: il processo si ripete ciclicamente generando all’uscita dell’integratore un’onda triangolare simmetrica avente andamento del tipo indicato nella figura 10.

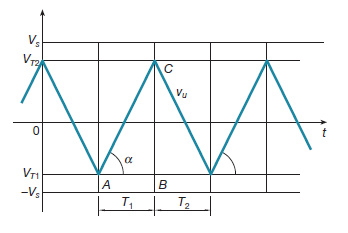


Figura 10 – Forma d’onda triangolare simmetrica all’uscita dell’integratore

Si può osservare che i valori massimi e minimi dell'onda triangolare coincidono rispettivamente con le tensioni di soglia superiore (*VT2*) e inferiore (*VT1*) del trigger, le quali sono simmetriche e assumono i valori:

La frequenza dell’onda triangolare vale:



**QUESITO 2**

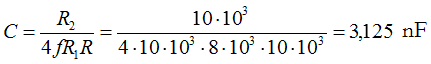
Poiché l’ampiezza *VuM*dell’onda triangolare d’uscita coincide con la tensione di soglia *VT2* del trigger, dall’espressione di VT2 si ottiene:



Ad esempio, con *R2 = 10 kΩ* si ha:



Fissando *R = 10 kΩ*, dall’espressione di *f* si può ricavare il valore di *C* necessario per avere *f = 10 kHz*:



**QUESITO 3**

Un’onda triangolare asimmetrica può essere generata mediante il circuito di figura 11, formato da due blocchi funzionali: un trigger di Schmitt non invertente e un integratore ideale.

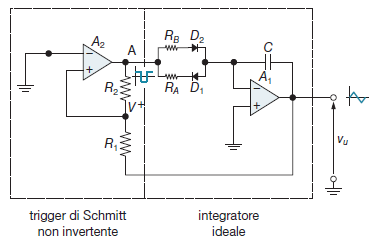


Figura 11 –Generatore d’onda triangolare asimmetrica

Ipotizzando i diodi ideali, il funzionamento del circuito è il seguente:

* durante il livello alto della tensione di uscita del trigger (*Vs*), essendo *D2* in conduzione e *D1* in interdizione, la resistenza dell’integratore è *RB* e la durata della rampa decrescente è data dalla seguente espressione:



* durante il livello basso della tensione all’uscita del trigger (-*Vs*), essendo *D1* in conduzione e *D2* in interdizione, la resistenza dell’integratore è *RA* e la durata della rampa crescente risulta:



È da osservare che se *RA> RB* il semiperiodo *T1* è più grande di *T2* e l’onda triangolare non è più simmetrica, come mostrato in figura 12.

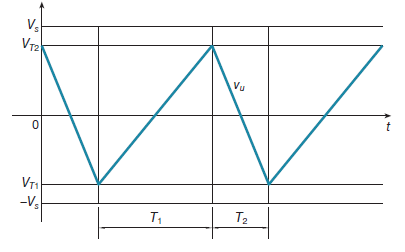


Figura B3.12 – Onda triangolare asimmetrica

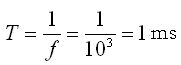
In tal caso si ha:



e quindi la frequenza f risulta:



Essendo:

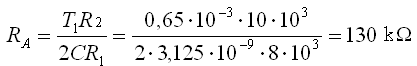


e *T1= 0,65 T*, *T1* e *T2*risultano:





Dall’espressione di *T1*, considerando gli stessi valori del quesito *2*, cioè *R1 = 8 k, R2 = 10 k* e *C=3,125 nF*, si può ricavare *RA*:



e dall’espressione di T2 RB:

